



# GlassHouse Systems

## System z9 & zSeries Reference

This chart is to be used for rough sizing. GlassHouse provides complete capacity planning analysis using workload characterization, LSPR and other tools.

System z9				zSeries															
z9 BC 2096 S07 (2006)				z9 BC 2096 R07 (2006)				z9 EC 2094 (2005)				z890 2086 (2004)				z900 2064 (2002)			
Mdl	CPs	MIPS Multi	MSU	Mdl	CPs	MIPS Multi	MSU	Mdl	CPs	MIPS Multi	MSU	Mdl	CPs	MIPS Multi	MSU	Mdl	CPs	MIPS Multi	MSU
Z00	0	0	0	Tier A				701	1	580	81	110	1	25	4	2C1	1	273	52
Tier C				A01	1	26	4	702	2	1132	158	120	1	44	7	2C2	2	530	100
R01	1	193	27	B01	1	38	5	703	3	1658	229	210	2	48	8	2C3	3	778	144
L03	3	200	28	C01	1	46	6	704	4	2158	298	310	3	72	11	2C4	4	1017	184
N02	2	214	30	A02	2	51	7	705	5	2633	363	130	1	85	13	2C5	5	1248	224
S01	1	216	30	D01	1	59	8	706	6	3086	422	220	2	86	13	2C6	6	1471	260
K04	4	219	30	E01	1	70	10	707	7	3516	479	410	4	94	15	2C7	7	1685	296
T01	1	242	34	A03	3	74	10	708	8	3926	532	140	1	106	17	2C8	8	1891	330
M03	3	249	34	B02	2	74	10	709	9	4327	584	320	3	126	20	2C9	9	2093	362
O02	2	253	36	Tier B				710	10	4720	640	230	2	164	26	210	10	2291	392
L04	4	260	36	F01	1	87	12	711	11	5105	690	150	1	165	26	211	11	2484	420
U01	1	270	38	C02	2	90	12	712	12	5482	742	420	4	166	26	212	12	2672	445
Tier D				B03	3	109	15	713	13	5851	795	160	1	201	32	213	13	2856	475
P02	2	292	41	G01	1	110	15	714	14	6213	843	240	2	205	32	214	14	3034	497
V01	1	303	42	Tier C				715	15	6567	893	330	3	242	38	215	15	3207	517
N03	3	314	43	D02	2	115	16	716	16	6914	938	340	3	302	47	216	16	3375	535
M04	4	323	45	H01	1	130	18	717	17	7254	985	430	4	318	49	z800 2066 (2002)			
Q02	2	335	47	C03	3	132	18	718	18	7587	1032	250	2	320	50	OE1	1+1	36	7
W01	1	340	47	E02	2	136	19	719	19	7917	1077	170	1	349	56	OA1	1	72	13
O03	3	372	52	I01	1	150	21	720	20	8244	1127	260	2	390	62	OB1	1	103	20
R02	2	376	52	D03	3	169	23	721	21	8569	1177	440	4	397	62	OC1	1	128	25
X01	1	380	53	F02	2	170	24	722	22	8891	1226	350	3	472	74	OX2	2	147	28
N04	4	409	56	J01	1	172	24	723	23	9210	1274	360	3	576	91	OO1	1	172	32
S02	2	421	59	z9 EC 2094 (2006)				724	24	9527	1314	450	4	620	97	OA2	2	238	44
Y01	1	422	59	401	1	199	28	725	25	9841	1353	270	2	678	107	OO2	2	324	60
P03	3	429	59	501	1	386	53	726	26	10152	1400	460	4	756	119	OO3	3	465	84
T02	2	472	66	402	2	388	55	727	27	10461	1436	370	3	999	158	OO4	4	593	108
Z01	1	480	67	403	3	569	80	728	28	10768	1481	470	4	1313	208	z900 2064 (2000)			
O04	4	483	67	601	1	468	65	729	29	11073	1524	z990 2084 (2003)				101	1	218	41
Q03	3	492	68	404	4	740	103	730	30	11376	1567	301	1	429	70	1C1	1	226	43
U02	2	526	73	405	5	903	126	731	31	11677	1609	302	2	839	132	102	2	418	78
Tier E				502	2	753	104	732	32	11976	1650	303	3	1229	191	1C2	2	438	83
R03	3	552	76	602	2	913	127	733	33	12273	1691	304	4	1601	248	103	3	609	112
P04	4	558	77	406	6	1058	147	734	34	12569	1732	305	5	1955	302	1C3	3	644	119
V02	2	591	82	503	3	1104	152	735	35	12862	1772	306	6	2293	352	104	4	790	143
S03	3	617	85	407	7	1206	166	736	36	13154	1811	307	7	2615	402	1C4	4	843	153
Q04	4	640	88	603	3	1338	184	737	37	13445	1850	308	8	2922	448	105	5	962	173
W02	2	663	92	408	8	1347	185	738	38	13733	1889	309	9	3223	492	1C5	5	1036	187
T03	3	692	95	504	4	1436	197	739	39	14017	1927	310	10	3517	538	106	6	1124	199
R04	4	718	99	604	4	1741	240	740	40	14297	1963	311	11	3806	580	1C6	6	1223	217
X02	2	741	103	505	5	1752	240	741	41	14573	1988	312	12	4089	620	107	7	1276	225
U03	3	772	106	605	5	2124	292	742	42	14844	2033	313	13	4366	661	1C7	7	1403	247
S04	4	803	111	506	6	2053	279	743	43	15112	2067	314	14	4637	696	108	8	1419	245
Y02	2	823	115	606	6	2489	339	744	44	15375	2101	315	15	4903	730	1C8	8	1578	276
V03	3	866	119	507	7	2339	317	745	45	15635	2135	316	16	5163	761	109	9	1555	265
T04	4	900	124	607	7	2836	385	746	46	15890	2168	317	17	5422	799	1C9	9	1749	302
Z02	2	936	130	608	8	3168	428	747	47	16142	2201	318	18	5679	837	110	10	1917	327
W03	3	972	134	Technology Dividend				748	48	16390	2233	319	19	5933	878	111	11	2081	350
U04	4	1004	138	z800 to z890 to z9 BC				749	49	16634	2265	320	20	6186	919	112	12	2243	372
X03	3	1086	150	Proc & Model MIPS MSUs				750	50	16875	2295	321	21	6438	959	113	13	2401	392
V04	4	1127	155	z800 OE1 36 7				751	51	17112	2324	322	22	6687	999	114	14	2555	410
Y03	3	1206	166	z890 120 44 7				752	52	17345	2353	323	23	6935	1037	115	15	2706	426
W04	4	1264	174	z9 BC A02 51 7				753	53	17575	2381	324	24	7181	1076	116	16	2853	441
Z03	3	1373	189	MIPS increase for same MSUs				754	54	17801	2409	325	25	7425	1114	Oper. System Key Dates			
X04	4	1413	195	z900 to z990 to z9 EC				Misc. Processors EOS				326	26	7669	1151	O/S	GA	EOS	
Y04	4	1569	216	Proc & Model MIPS MSUs				Processor EOS				327	27	7911	1188	z/OS V1R1	03/01	03/04	
Z04	4	1786	246	z900 1C9 1749 302				9121 06/03				328	28	8152	1225	z/OS V1R2	09/01	10/04	
				z990 305 1955 302				9221 12/03				329	29	8391	1261	z/OS V1R3	03/02	03/05	
				z9 EC 704 2158 298				9672-G1 12/03				330	30	8630	1296	z/OS V1R4	09/02	03/07	
				MIPS increase for same MSUs				9672-G2 12/04				331	31	8867	1332	z/OS V1R5	03/04	03/07	
								9672-G3 12/05				332	32	9103	1365	z/OS V1R6	09/04		
								EOS = End of Service								z/OS V1R7	09/05		
																z/OS V1R8	09/06		